

|  |  |
|--|--|
| Դասընթացի անվանումը (կրթամոդուլի դասիչը) | <b>ՀԱՇՎՈՂԱԿԱՆ ՀԱՄԱԿԱՐԳԵՐԻ<br/>ՃԱՐՏԱՐԱՊԵՏՈՒԹՅՈՒՆ<br/>(6ԻՀՏ027)</b>  |
| ECTS կրեդիտ                              | 4 կրեդիտ   |
| Դասընթացի պատասխանատու դասախոս           | Հակոբյան Մ. Զ., տ.գ.թ., դոցենտ   |
| Ուսումնառության վերջնարդյունքներ         | <p style="text-align: center;">Դասընթացի ավարտին ուսանողն ունակ կլինի.</p> <p style="text-align: center;"><i>(գիտելիք և իմացություն)</i></p> <ul style="list-style-type: none"> <li>• ներկայացնել հաշվողական համակարգերի ճարտարապետությունը,</li> <li>• ներկայացնել ԷՀՄ, հիշող սարքերի, հաշվողական համալիրների աշխատանքի կազմակերպման հիմնական սկզբունքները,</li> <li>• դասակարգել հաշվողական համակարգերը,</li> <li>• նշել հաշվողական համակարգերի արտադրողականության բարձրացման և հիմնական չափորոշիչների բարելավման մեթոդները:</li> </ul> <p style="text-align: center;"><i>(կարողություններ)</i></p> <ul style="list-style-type: none"> <li>• ընտրել տրված խնդիրների լուծման համար հաշվողական համակարգեր,</li> <li>• վերլուծել բազմապրոցեսորային հաշվողական համակարգերի գործածման նպատակահարմարությունը:</li> </ul> |
|  | <ul style="list-style-type: none"> <li>• Հաշվողական համակարգերի (ՀՀ) ճարտարապետություն:</li> <li>• ՀՀ արտադրողականության բարձրացման և հիմնական չափորոշիչների բարելավման մեթոդները:</li> <li>• ՀՀ հիմնական բլոկերը և փոխազդեցությունը:</li> <li>• Հիշող սարքերի հիերարխիա, հիշողության կազմակերպումը:</li> <li>• Էջային և սեզմենտային կազմակերպում:</li> </ul>  |

|                             |  |
|-----------------------------|--|
|                             | <ul style="list-style-type: none"> <li>• Վիրտուալ հիշողության հասցեավորման սկզբունքները:</li> <li>• ՀՀ բազմածրագրային աշխատանքի ռեժիմներում հիշողության պաշտպանություն:</li> <li>• Ընդհատումների կազմակերպումը ԷՀՄ-ում:</li> <li>• Միկրոպրոցեսորների ազդեցությունը ՀՀ ճարտարապետության վրա:</li> <li>• Մուտքի-ելքի համակարգերի աշխատանքի արագացման ապարատային և ծրագրային մեթոդները:</li> <li>• Համակարգային շինաների կազմակերպման և գործառնության սկզբունքները: Պրոցեսորի և շինաների տակտային հաճախականությունների հարաբերակցությունը:</li> <li>• Սուպերսկոյյար տեխնոլոգիայով և հասցեների ճյուղավորման կանխորոշման ալգորիթմով պրոցեսորներ:</li> <li>• Պրոցեսորի արտադրողականության բարձրացումը մի քանի հրամանների տարբեր փուլերի համատեղ կատարմամբ: Ինֆորմացիայի մշակման կոնվերս մշակումը:</li> <li>• Բազմամեքենա և բազմապրոցեսորային ՀՀ կառուցման սկզբունքները:</li> <li>• Զուգահեռ հաշվողական համակարգեր:</li> <li>• Ծայրամասային սարքեր, նրանց դասակարգումը և փոխազդեցությունը ՀՀ-ում:</li> <li>• Բարձր արտադրողականությամբ ՀՀ-ում ծրագրային ապահովման առանձնահատկությունները:</li> <li>• ՀՀ ֆունկցիոնալ և ախտորոշիչ թեստային համակարգ:</li> </ul> |
| Դասընթացի գրականության ցանկ | <ul style="list-style-type: none"> <li>• Бройдо В.Л. Вычислительные системы, сети и телекоммуникации, Учебник для ВУЗов, 2-е изд, СПб., Питер, 2004, 703 с.</li> <li>• Максимов Н.В., Партыка Т.Л., Попов И.И. Архитектура ЭВМ и вычислительных систем, Учебник, Гриф МОРФ, 2013, 512 с.</li> </ul>  |