

Դասընթացի անվանումը (կրթամոդուլի դասիչը)	ԷԼԵԿՏՐՈՆԱՅԻՆ ՀԱՇՎԻՉ ՄԵՔԵՆԱՆԵՐ (6ԻՀՏ015)
ECTS կրեդիտ	5 կրեդիտ
Դասընթացի պատասխանատու դասախոս	Սմբատյան Ա.Լ., դասախոս
Ուսումնառության վերջնարդյունքներ	<p>Դասընթացի ավարտին ուսանողն ունակ կլինի.</p> <p><i>(գիտելիք և իմացություն)</i></p> <ul style="list-style-type: none"> • պարզաբանել ԷՀՄ-ի աշխատանքի սկզբունքը, հրամանների և տվյալների կառուցվածքները, • թվարկել օպերատիվ և մշտական հիշող սարքերը, • բացատրել տրամաբանական սխեմաների կազմության ձևերը տարբեր բազիսներով տրված տրամաբանական ֆունկցիաների և էլեմենտների միջոցով: <p><i>(կարողություններ)</i></p> <ul style="list-style-type: none"> • կազմել օպերացիոն սարքում հիմնական գործողությունների կատարման ալգորիթմի գրաֆ-սխեմաները, • կառուցել հիշողության հիմնական սխեմաներ:
	<ul style="list-style-type: none"> • ԷՀՄ-ի աշխատանքի սկզբունքը, հրամանների և տվյալների կառուցվածքները: • Ֆոն – Նեյմանի կազմակերպմամբ ԷՀՄ – ի կառուցվածքը և հրամանների ներկայացումը: • Ստեկային կազմակերպմամբ ԷՀՄ: Տվյալների տիպի կառուցվածքը: • Վերծանիչներ (դեշիֆրատորներ): Կոդավորիչներ: • Մուլտիպլեքսորներ: Դեմուլտիպլեքսորներ: • Հիշողության հիմնական (բազային) սխեմաներ: • Վերացական ավտոմատների հասկացություն: • Տրիգերներ: RS - տրիգեր, D-տրիգեր, T-տրիգեր, JK-տրիգեր: • Ռեգիստրներ: Հաշվիչներ: • ԹՎԱԲԱՆԱԿԱՆ – ՏՐԱՄԱԲԱՆԱԿԱՆ ՍԱՐՔԵՐ (ԹՏՍ) Ամբողջ թվերով ԹՏՍ:

	<ul style="list-style-type: none"> • Գումարիչներ և հանիչներ, կիսագումարիչ և կիսահանիչ: Կոմպարատոր: • Հիշող սարքերի դասակարգումը: Հիշողության հիերարխիկ կառուցվածքը: • Ստատիկ ՀՄ-եր: Ստատիկ տիպի հիշող տարրի սխեման: • Դինամիկ ՀՄ-եր: Դինամիկ հիշող տարրի սխեման: • Կեշ - հիշողություն: Օպերատիվ հիշող սարքեր (RAM), SRAM և DRAM: • Մշտական հիշող սարքեր (ՄՀՄ կամ ROM), ROM(M) և PROM տիպի ՀՄ-ներ, EPROM և EEPROM տիպի ՀՄ-ներ: • Միկրոկոնտրոլերներ: Ընդհատման համակարգ: • Ստեկի ցուցիչ: Միկրոկոնտրոլերների ճարտարապետություն:
Դասընթացի գրականության ցանկ	<ul style="list-style-type: none"> • Пятибратов А.П., Гудыно Л.П., Кириченко А.А. Вычислительные системы, сети и телекоммуникации, Финансы и статистика, М., 2001. • Хамахер К., Вранешич С., Заки В. Организация ЭВМ, М., 2003. • Bartee Thomas C. Computer Architecture and Logic Design, New York, McGraw-Hill, 1991.

ԻՀՏԿՀ ամբիոնի վարիչ, տ.գ. դ. պրոֆեսոր՝

Մարկոսյան Մ.Վ.