

Դասընթացի անվանումը (կրթամոդուլի դասիչը)	ԷԼԵԿՏՐՈՆԱՅԻՆ ՀԱՇՎԻՉ ՄԵՔԵՆԱՆԵՐ (6ԻՀՏ016Ն)
ECTS կրեդիտ	3 կրեդիտ
Դասընթացի պատասխանատու դասախոս	Սմբատյան Ա.Լ., դասախոս
Ուսումնառության վերջնարդյունքներ	<p style="text-align: center;">Դասընթացի ավարտին ուսանողն ունակ կլինի.</p> <p style="text-align: center;"><i>(գիտելիք և իմացություն)</i></p> <ul style="list-style-type: none"> • նկարագրել ապարատա-ծրագրային ապահովման մոդելը, • ճանաչել միկրոպրոցեսորների տեսակները և բնութագրերը, • պարզաբանել հասցեների հետ կատարվող գործողությունները: <p style="text-align: center;"><i>(կարողություններ)</i></p> <ul style="list-style-type: none"> • կատարել գործողություններ հասցեների հետ, • կատարել մոդուլային ճարտարապետություն, • վերլուծել հիշողության և շինաների ղեկավարման սարքերի առանձնահատկություններն ու տարբերությունները:
Դասընթացի թեմատիկ ծրագիր	<ul style="list-style-type: none"> • Առաջադրանքի որոշման ընդհանուր մոդել: • Ապարատա-ծրագրային ապահովման մոդել: • Միկրոպրոցեսորային հաշվողական համակարգի ճարտարապետություն: • Միկրոպրոցեսորների տեսակները և բնութագրերը: • Հրամանների ֆորմատը (հրամաններում օպերանդների քանակ): Կատարման փուլերը: • Հիմնական հիշողության կազմակերպումը, հասցեավորման միջավայրի հայեցակարգը: • Հասցեների հետ կատարվող գործողությունները: • Բազմապրոցեսորային կոնֆիգուրացիաների տեսակները, պորտերի դասակարգումը: • Ղեկավարման սարքեր: • Հիշողության ղեկավարման սարք: • Շինաների ղեկավարման սարք:

	<ul style="list-style-type: none"> • Տվյալների և հասցեների փոխանցման ղեկավարման տեսակները: • Ընդհատումներ: Ընդհատման ծրագրային միջոցները: • Առաջադրանքի հասցեավորման միջավայրը: • Մոդուլային ճարտարապետություն(ՄԻ):
Դասընթացի գրականության ցանկ	<ul style="list-style-type: none"> • Пятибратов А.П., Гудыно Л.П., Кириченко А.А. Вычислительные системы, сети и телекоммуникации, Финансы и статистика, М., 2001. • Хамахер К., Вранешич С., Заки В. Организация ЭВМ, М., 2003. • Bartee Thomas C. Computer Architecture and Logic Design, New York, McGraw-Hill, 1991.

ԻՀՏԿՀ ամբիոնի վարիչ, տ.գ. դ. պրոֆեսոր՝

Մարկոսյան Մ.Վ.